به نام خدا

عنوان:

تکلیف شماره دوم درس طراحی سیستم‌های دیجیتالی

نام درس:

طراحی سیستم‌های دیجیتالی

استاد درس:

دکتر مروستی

اعضا:

محمدعلی مجتهدسلیمانی-992023039

تاریخ:

20/02/1403

**Q1.** For verify a 4-bit carry look-ahead adder we should first make a test bench to simulate all possible inputs and check the outputs against expected values which test bench going to do that. For the following code I assumed that you already have a Carry-Look-Ahead Adder module, for my code I already done it in first homework question 4.

* VHDL Test Bench Code: